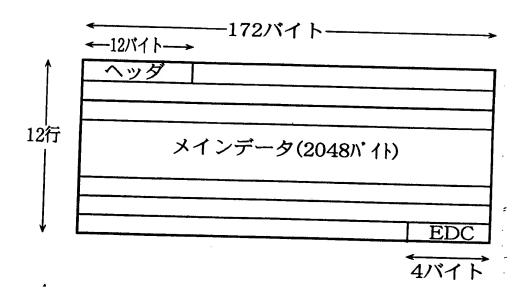
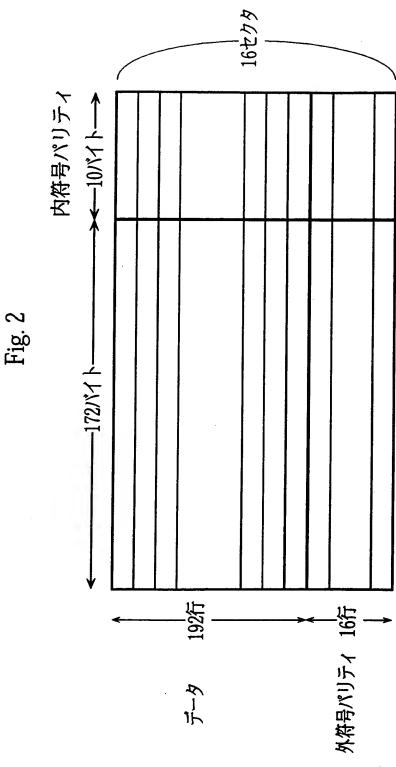
Fig. 1





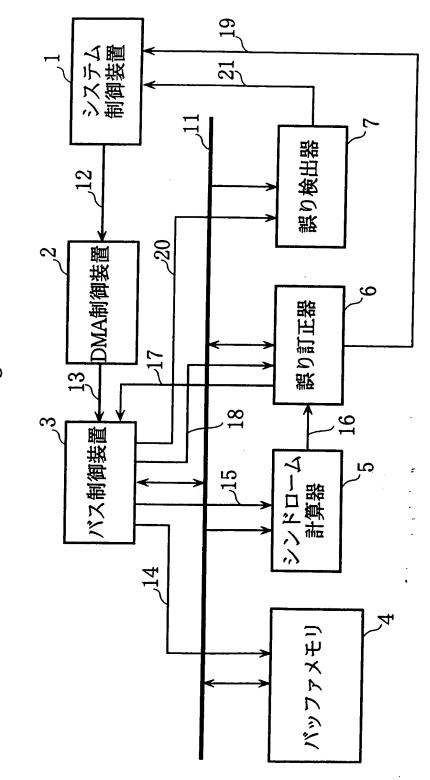
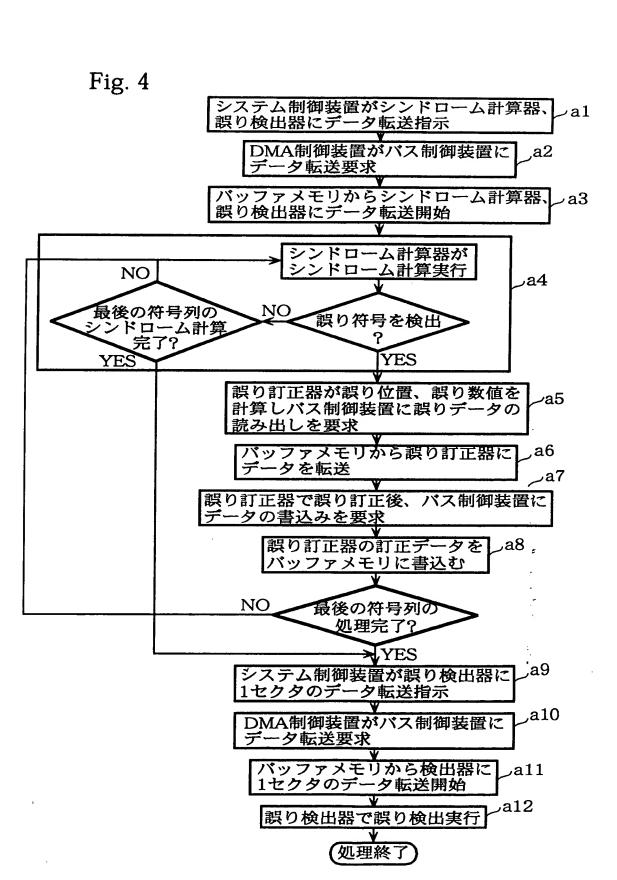
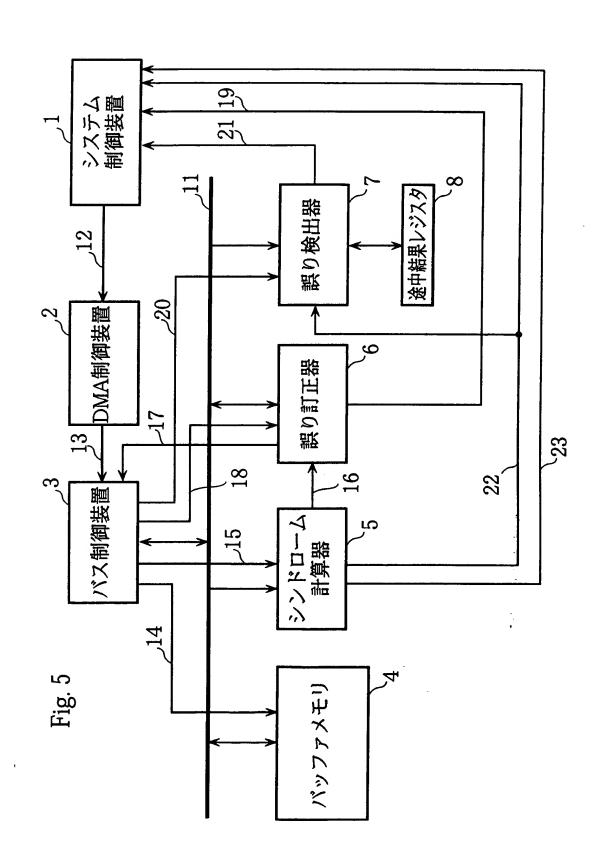
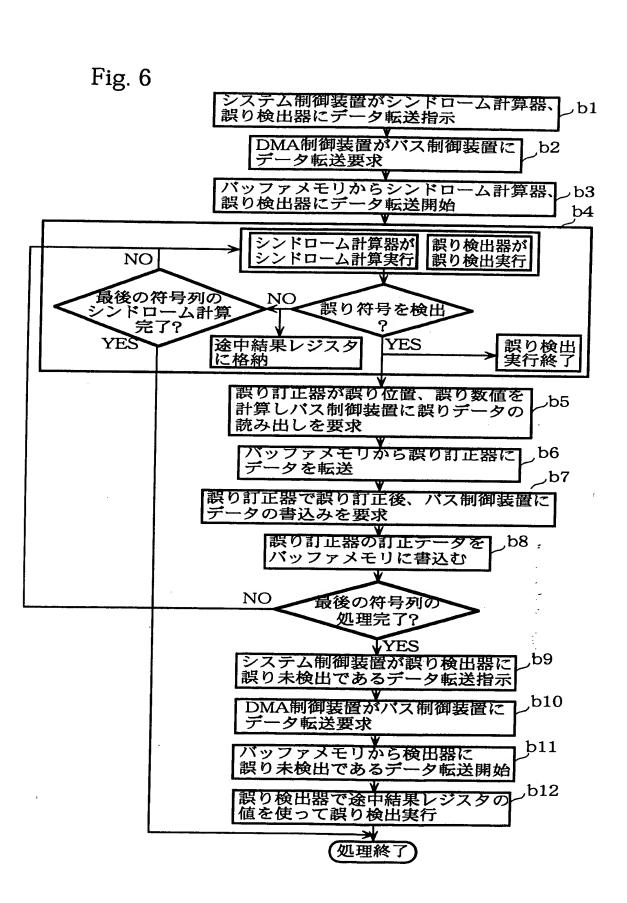
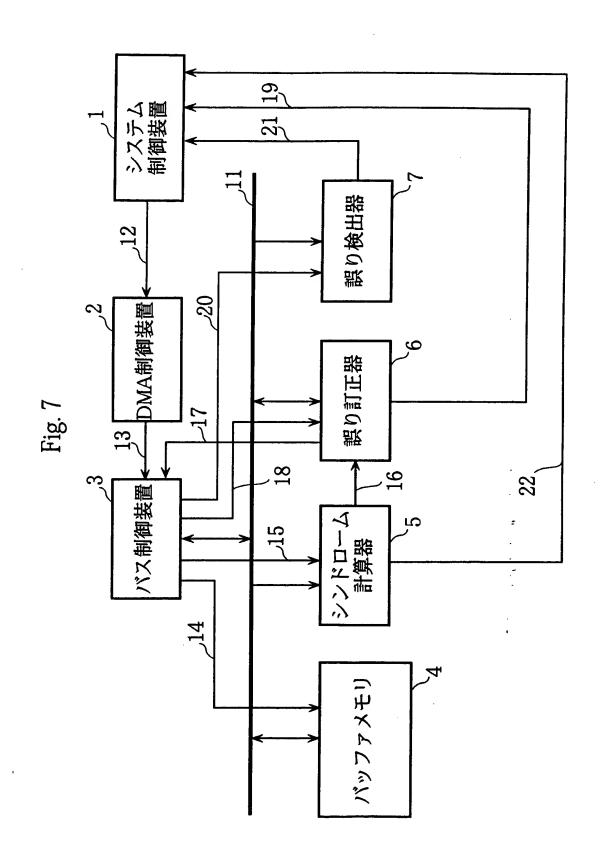


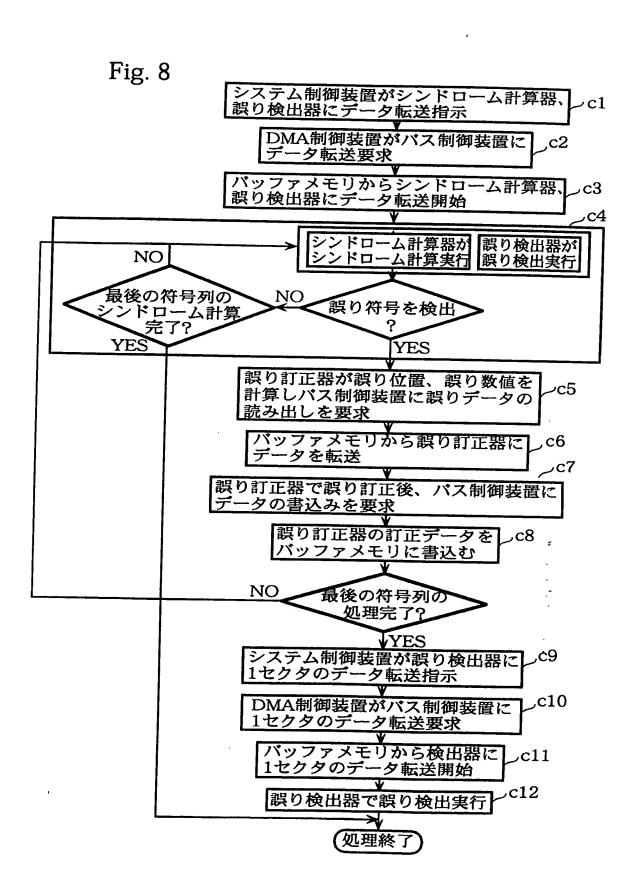
Fig. 3

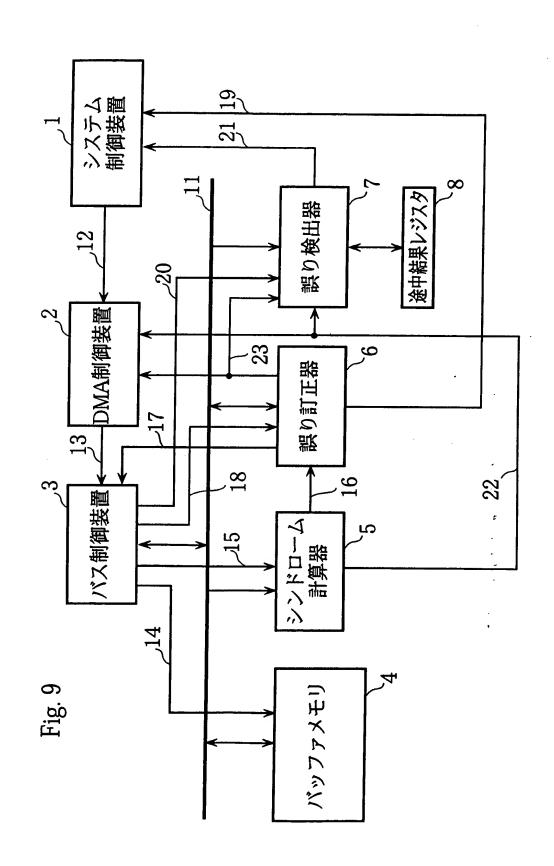












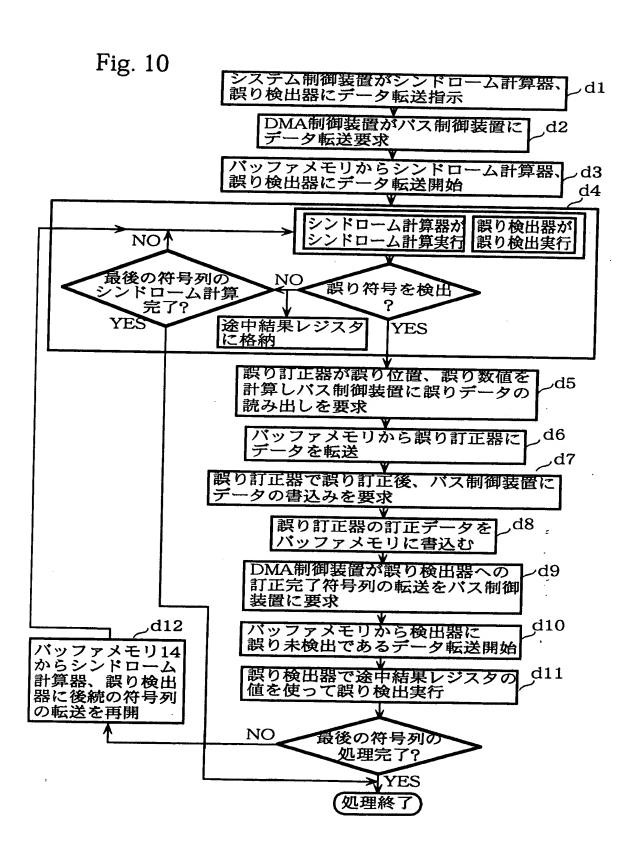
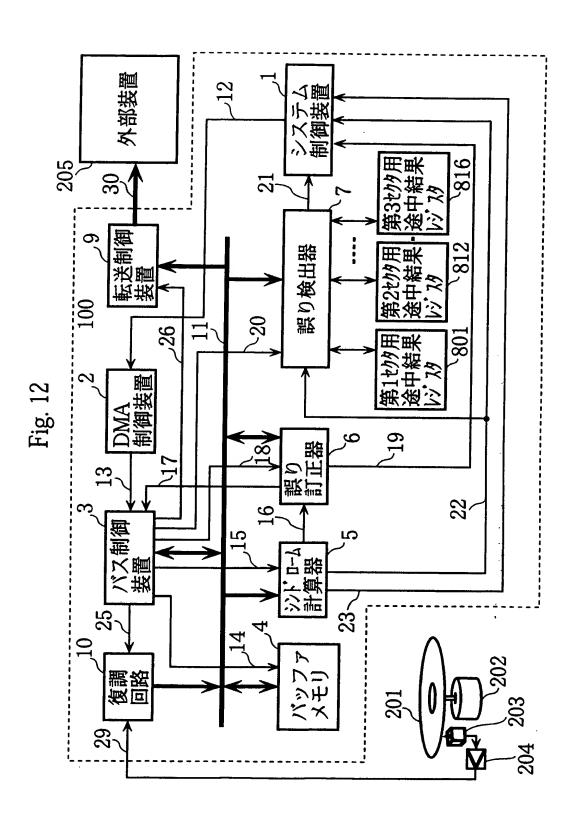
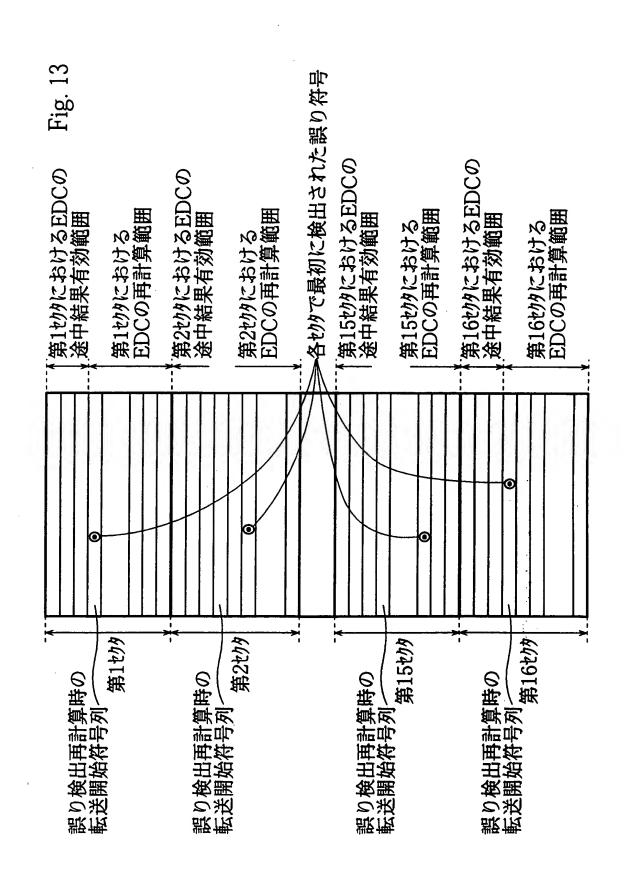
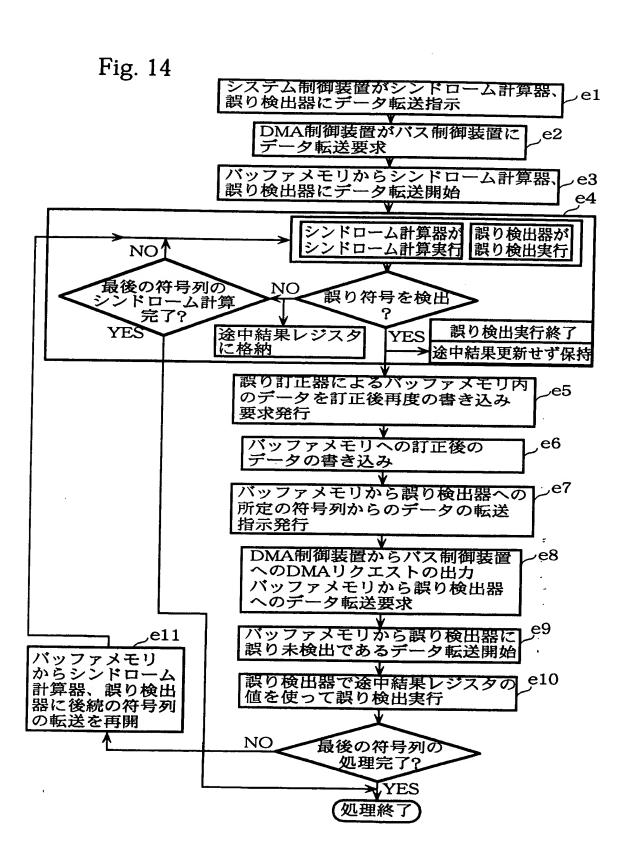
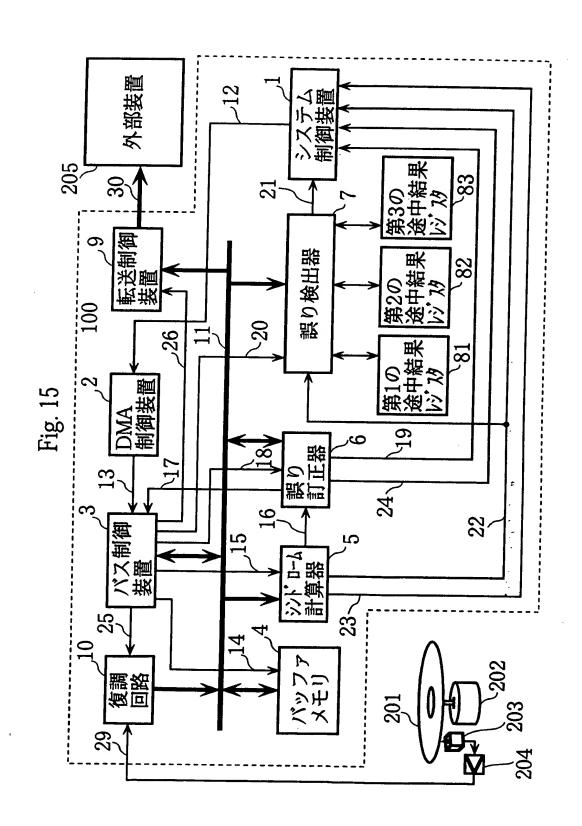


Fig. 11 10ر 上流側処理部 42 41 第1パッファメモリ 第2バッファメモリ 上書き、 上書き、読出し部 読出し部 5,7 シンドローム計算器 誤り検出器等 下流側処理部 バッファ切換え バッファデータ転送制 制御部 御部 フラグ切換え部 101 102 初期設定部 1 103 システム制御装置

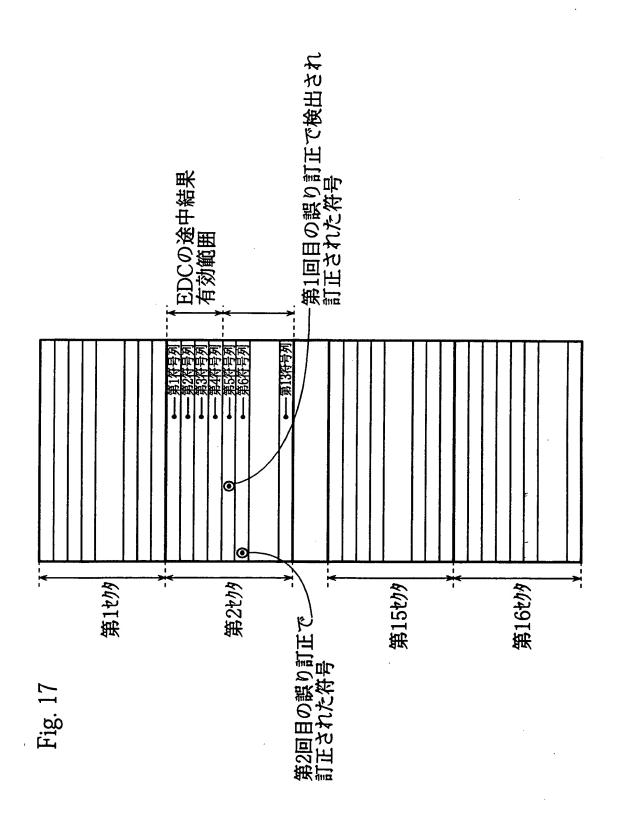


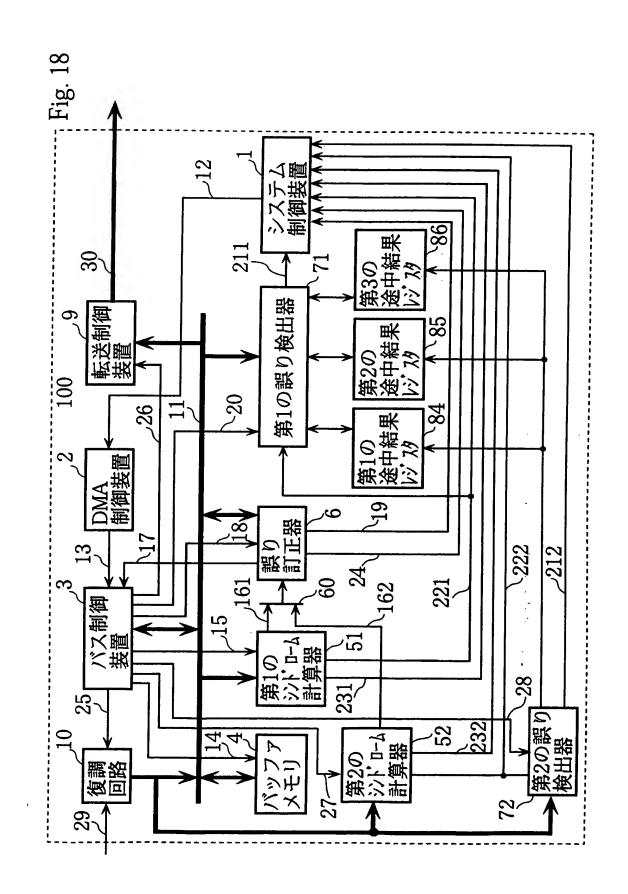






16			<u>:</u>	:	:		8中結果*	:		
Fig. 16			第n+1行目の横符号 (第1のECC7 10が) のシンドローム演算 [4-16]	第2列目の縦符号 (第2のECC7 ロック) 誤り訂正	第n+1行目の横符号 (第1のECCプログ) のEDC演算	[4-16]	「かりまでの		海※	第6のステップ・保持する
7.0%	歌った。]新/	第n+1 9%;9	第2列第20	第n+1 (第1の のEDC	<_			の途中総	- 第60 果を保持
リック第5のEDC7. ロック 関連 11年 11年 11年 11年 11年 11年 11年 11年 11年 11	学のの統符号の誤り 訂正 リック第3のECC7・ロック 関係の特符号の誤り	-ジュ第5のステ	第2列目の維符号 (第2のECC7 19が) のシンド 10-A演算 [4-9]	第2行目の横符号 (第3のECC7 11/1) 設り訂正	処理せず		第277日の横符号(第20ECC7 1271)までの途中結果 *	中演算結果を保持	第n行目の横符号(第1のECCプロツ)までの途中結果 ※	/ <u>* 第2のステップ * 第3のステップ * 第4のステップ * 第5のステップ * 第6のステッ</u> された(シンドロームがゼロ以外)場合には更新せず前の符号列までの途中結果を保持する
13.7/第4のECC7. 13.7/ 20 の横符号の誤り 11.1/ 13.90ECC7. 13.7	(5) の統符号の歌の (2) 11 正	ジ 第4のステー	第2行目の横符号 (第3のECC7 1ック) のシンドローA演算 [4-4]	第1行目の横符号 (第1のECC7 ロック) 蔵り訂正	第2行目の横符号 (第3のECC7 19小) のEDC演算	[4-4]	₩₩¥	-ジBに行った第2のECC711かにおける横符号の誤り訂正時のELC途中演算結果を保持	▼ 第n行目の横符号(第4のステップ 更新せず前の符号
ッ/第3のECC7。ロッパ の	9 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	(第3のステー	第n行目の横符号 (第1のECC7 1ッか) のシンド D-A演算 [4-16]	第1列目の解符号 (第2のECC7 ロック) 誤り訂正	第n行目の横符号 (第1のECC7 n/n) のEDC演算	[4-16]	第111日の傾付寸(場)のECC/ 1997での途円結果 *	ロッにおける横符号の	における横符号の まで)を保持	第3のステップ ロ以外)場合には
/第2のECC7, 11/1 0 横符号の誤り 1 正 第1のEGC7, 11/1	の都存力の歌りまれていません。	第2027	第1列目の縦符号 (第2のECC7 Dが) の沙ドロ-1済算 [4-9]	第1行目の横符号 (第3のECC7 ロック) 誤り訂正	処理せず	第15日の様代日/株	舟1仃日の傾付ず(場	また行った第2のECC7	・ 引に行った第1のECC7、ロットにおける横符号の EDC途中演算結果(ロー1行目まで)を保持	第2のステップ いた(シンド ロームがゼ
第1のECC7 10m の横符号の誤り 訂正		第1のステージ 時間の流れ	能到4		第1行目の横符号 (第3のECC7 10%) のEDC演算	4-4] 加間は(ガロ)	初め間にロノ	第2ステ	第1ステージ 誤り訂正時の	第1のステップ *誤りが後出さす
処 1回目訂正 理		•	ジバ P-A演算 (第16目の機) (第3のECC7 のジバ P-A演算 [44]	誤り訂正	EDC資源	途中演算	格米8I	途中演算 結果82	途中演算 結果83	





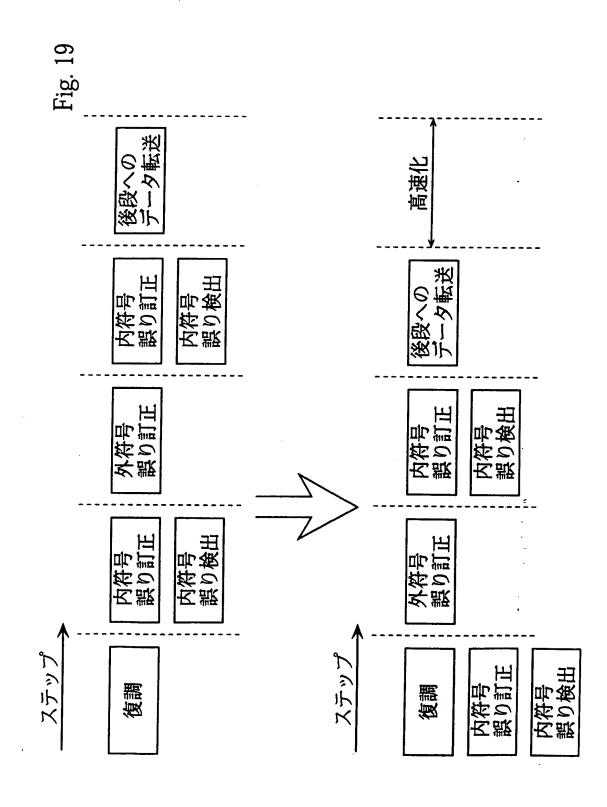


Fig. 20

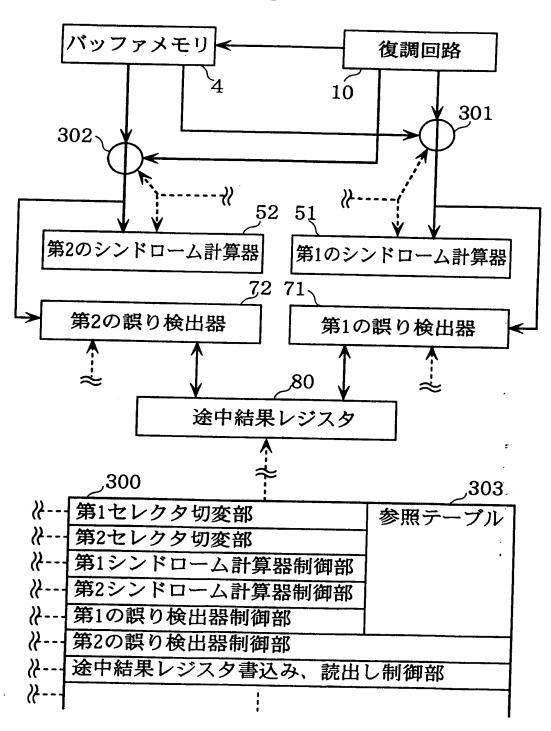


Fig. 21A

<u>如</u> 理部	処理対象					
~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~	ECC	セレクタ	列	縦		
第1シンドローム計算器	1	2	3			
n .		"	"	"		
第1の誤り検出器	_			13		
"	"	"	"			
"	"	"	"	"		

Fig. 21B

ECC	場所	セレクタ	列	縦	回数		
第1ECC	復調中	6	2	3	1		
第2ECC	バッファメモリ	9	2	3	2		
"	バッファメモリ	"	"	"	"		